

Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Амурский государственный университет»



УТВЕРЖДАЮ

Проректор по учебной и научной работе

А.В. Лейфа

2021 г.

РАБОЧАЯ ПРОГРАММА

Элементы и устройства ЭВМ

Направление подготовки 09.03.01 – Информатика и вычислительная техника

Направленность (профиль) образовательной программы «Информатика и вычислительная техника»

Квалификация выпускника: бакалавр

Год набора: 2021

Форма обучения: очная

Курс 3 Семестр 5

Экзамен 5 семестр

Общая трудоемкость дисциплины 144 (акад. час.), 4 з.е.

Составитель Д.В. Фомин, старший преподаватель

Факультет математики и информатики

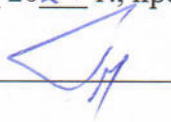
Кафедра информационных и управляющих систем

2021 г.

Рабочая программа составлена на основании Федерального государственного образовательного стандарта высшего образования по направлению подготовки 09.03.01 – «Информатика и вычислительная техника», утвержденного приказом №929 Министерства образования и науки Российской Федерации от 19.09.2017 г.

Рабочая программа обсуждена на заседании кафедры информационных и управляющих систем

«01» 09 2021 г., протокол № 1

Зав. кафедрой  А.В. Бушманов

СОГЛАСОВАНО

Учебно-методического управления

 Н.А. Чалкина

«01» 09 2021 г.

СОГЛАСОВАНО

Выпускающая кафедра

 А.В. Бушманов

«01» 09 2021 г.

СОГЛАСОВАНО

Научная библиотека

 О.В. Петрович

«01» 09 2021 г.

СОГЛАСОВАНО

Центр информационных и образовательных технологий

 А.А. Тодосейчук

«01» 09 2021 г.

1. ЦЕЛИ И ЗАДАЧИ ИЗУЧЕНИЯ ДИСЦИПЛИНЫ

Цель дисциплины (модуля): расширение и углубление знаний по основам построения и функционирования аппаратных средств современных ЭВМ.

Задачи дисциплины (модуля):

- формирование у студентов целостного представления о роли и месте элементов оборудования компьютера в организации вычислительного процесса;
- изучение основ построения и архитектуры ЭВМ;
- изучение методов программного управления работой процессора, памяти, устройств ввода-вывода, периферийного оборудования;
- знакомство с тенденциями развития ЭВМ и периферийных устройств.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОП ВО

Дисциплина «Элементы и устройства ЭВМ» входит в первый блок дисциплин, обеспечивая профессиональную подготовку по направлению 09.03.01 – «Информатика и вычислительная техника» Дисциплина базируется на материале, излагаемом в курсах «Информатика», «Программирование».

Дисциплина является основой для изучения таких дисциплин как «Проектирование информационных систем». Знания, умения и навыки, полученные в процессе изучения данного курса, могут быть использованы при выполнении выпускной квалификационной работы.

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ

3.1 Профессиональные компетенции и индикаторы их достижения:

Категория (группа) профессиональных компетенций	Код и наименование общепрофессиональных компетенции	Код и наименование индикатора достижения общепрофессиональных компетенции
Производственно-технологическая деятельность	ПК-12. Способен осуществлять администрирование безопасностью сетевых устройств и программного обеспечения. Способен проводить регламентные работы на сетевых устройствах и программном обеспечении инфокоммуникационной системы	ИД-1 _{ПК-12} Знать: архитектуру, устройство и функционирование вычислительных систем, коммуникационное оборудование, сетевые протоколы, методы обеспечения информационной безопасности; ИД-2 _{ПК-12} Уметь: подготавливать протоколы мероприятий; ИД-3 _{ПК-11} Владеть: практическими навыками администрирования инфокоммуникационной системы, проведение регламентных работ на сетевых устройствах и программном обеспечении

4. СТРУКТУРА ДИСЦИПЛИНЫ

Общая трудоемкость дисциплины составляет 4 зачетных единиц, 144 акад. часов.

№ п/п	Раздел дисциплины	Семестр	Виды контактной работы, включая самостоятельную работу студентов и трудоемкость (в акад. часах)				Контроль (в академических часах)	Самостоятельная работа (в академических часах)	Формы текущего контроля успеваемости (по неделям семестра)
			Л	ЛР	ПЗ	КТО			
1	Архитектура ЭВМ	5	4	4	4			10	Защита отчётов по лабораторным и практическим занятиям.
2	Микропроцессоры и микропроцессорные си-	5	4	4	4			10	Защита отчётов по лабораторным и практическим

	темы								занятиям.
3	Основная память компьютера	5	2	2	4			10	Защита отчётов по лабораторным и практическим занятиям.
4	Устройства хранения	5	2	2	2			10	Защита отчётов по лабораторным и практическим занятиям.
5	Устройства ввода-вывода	5	2	2	2			10	Защита отчётов по лабораторным и практическим занятиям.
6	Параллельные компьютерные системы	5	4	2	2			6	Защита отчётов по лабораторным и практическим занятиям.
7	Экзамен	5				0,3	35,7		
ИТОГО			18	16	18	0,3	35,7	56	

5. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

5.1. Лекции

№ п/п	Наименование темы (раздела)	Содержание темы (раздела)
1	Архитектура ЭВМ	История развития компьютеров. Основные компьютерные средства. Организация цифровой информации и ее хранение. Общие принципы функционирования компьютера. Области применения ЭВМ различных классов. Понятие «архитектура» вычислительной системы. Основные компоненты современного компьютера.
2	Микропроцессоры и микропроцессорные системы	Архитектура процессоров. Принципы построения процессоров. Структурно-функциональная организация процессоров. Адресация команд и данных. Команды. Организация работы микропроцессорной системы. Обмен данными в параллельном коде. Последовательный обмен данными. Организация прерываний в микропроцессорных системах. Прямой доступ к памяти
3	Основная память компьютера	Введение в полупроводниковую память. Структурно-функциональная организация памяти. Логическая организация памяти. Постоянные запоминающие устройства. Память типа ROM и ее разновидности. Флэш-память. Статическое ОЗУ. Динамическое ОЗУ
4	Устройства хранения	Магнитные запоминающие устройства. Принципы построения и действия магнитных ЗУ. Накопители на гибких магнитных дисках. Накопители на жестких магнитных дисках. Оптические запоминающие устройства. Физическая структура компакт-дисков. Информационная структура компакт-дисков. Организация записи. Основные показатели накопителей CD-ROM.
5	Устройства ввода-вывода	Устройства ввода и манипуляторы. Клавиатуры. Манипуляторы-указатели типа мышь. Сканеры. Дигитайзеры. Мониторы на электронно-лучевых трубках. Плоскопанельные

		мониторы на жидких кристаллах. Показатели мониторов и их сравнительная оценка. Видеоадаптеры. Видеорежимы. Видеоадаптер VGA. Видеопамять. Основные графические функции видеоадаптера. Печатающие устройства. Принтеры. Плоттеры.
6	Параллельные компьютерные системы	Пути повышения производительности компьютеров. Классификация компьютеров параллельного действия. Коммуникационные сети. Производительность многопроцессорных компьютерных систем. Программное обеспечение. Транспьютеры. Модели согласованности аппаратных и программных средств. Архитектуры UMA SMP с шинной организацией. Мультипроцессоры UMA с координатными коммутаторами. Мультипроцессоры UMA с многоступенчатыми сетями. Мультипроцессоры NUMA. Мультипроцессоры COMA. Мультикомпьютеры с передачей сообщений. Процессоры MPP. Мультикомпьютеры типа COW. Программное обеспечение. Совместно используемая память на прикладном уровне. Компьютеры SIMD и другие. Массивно параллельные и векторные процессоры. Машины, управляемые потоком данных. Системные системы

5.2. Практические занятия

№ п/п	Наименование темы	Содержание темы
1	Архитектура ЭВМ.	История развития компьютеров. Основные компьютерные средства. Организация цифровой информации и ее хранение. Общие принципы функционирования компьютера. Области применения ЭВМ различных классов. Понятие «архитектура» вычислительной системы. Основные компоненты современного компьютера.
2	Архитектура ЭВМ.	Области применения ЭВМ различных классов. Понятие «архитектура» вычислительной системы. Основные компоненты современного компьютера.
3	Микропроцессоры и микропроцессорные системы.	Архитектура процессоров. Принципы построения процессоров. Структурно-функциональная организация процессоров. Адресация команд и данных.
4	Микропроцессоры и микропроцессорные системы.	Архитектура процессоров. Принципы построения процессоров. Структурно-функциональная организация процессоров. Адресация команд и данных. Команды. Организация работы микропроцессорной системы. Обмен данными в параллельном коде. Последовательный обмен данными. Организация прерываний в микропроцессорных системах. Прямой доступ к памяти.
5	Основная память компьютера.	Введение в полупроводниковую память. Структурно-функциональная организация памяти. Логическая организация памяти.
6	Основная память компьютера.	Постоянные запоминающие устройства. Память типа ROM и ее разновидности. Флэш-память. Статическое ОЗУ. Динамическое ОЗУ.
7	Устройства хранения.	Принципы построения и действия магнитных ЗУ. Накопители на гибких магнитных дисках. Накопители на жестких магнит-

		ных дисках. Оптические запоминающие устройства. Физическая структура компакт-дисков. Информационная структура компакт-дисков. Организация записи.
8	Устройства ввода-вывода	Устройства ввода и манипуляторы. Клавиатуры. Манипуляторы-указатели типа мышь. Сканеры. Показатели мониторов и их сравнительная оценка. Видеоадаптеры. Видеорежимы. Видеопамять. Основные графические функции видеоадаптера. Печатающие устройства. Принтеры. Плоттеры.
9	Параллельные компьютерные системы.	Пути повышения производительности компьютеров. Классификация компьютеров параллельного действия. Коммуникационные сети. Производительность многопроцессорных компьютерных систем.

5.3 Лабораторные работы:

№ п/п	Наименование темы	Содержание темы
1	Лабораторная работа 1	Изучение основных логических функций и принципов работы логических элементов.
2	Лабораторная работа 2	Работа и особенности логических элементов ЭВМ
3	Лабораторная работа 3	Работа логических узлов ЭВМ
4	Лабораторная работа 4	Архитектура системной платы
5	Лабораторная работа 5	Интерфейсы периферийных устройств IDE и SCSI.
6	Лабораторная работа 6	Основные характеристики процессоров различных архитектур.

6. САМОСТОЯТЕЛЬНАЯ РАБОТА

№ п/п	Наименование темы (раздела)	Форма (вид) самостоятельной работы	Трудоёмкость в акад. часах
1	Архитектура ЭВМ	Защита отчётов по лабораторным и практическим занятиям.	10
2	Микропроцессоры и микропроцессорные системы	Защита отчётов по лабораторным и практическим занятиям.	10
3	Основная память компьютера	Защита отчётов по лабораторным и практическим занятиям.	10
4	Устройства хранения	Защита отчётов по лабораторным и практическим занятиям.	10
5	Устройства ввода-вывода	Защита отчётов по лабораторным и практическим занятиям.	10
6	Параллельные компьютерные системы	Защита отчётов по лабораторным и практическим занятиям.	6
ИТОГО САМОСТОЯТЕЛЬНАЯ РАБОТА			56

7. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

В соответствии с требованиями ФГОС ВО по направлению подготовки 09.03.01 – «Информатика и вычислительная техника» реализация компетентного подхода предусматривает широкое использование в учебном процессе активных и интерактивных форм проведения занятий в сочетании с внеаудиторной работой с целью формирования и развития профессиональных навыков обучающихся.

При преподавании дисциплины используются как традиционные (лекция, проблемная лекция, лекция-семинар), так и инновационные технологии (применение мультимедийного проектора при изучении тем, «мозговой штурм», возможность использования ресурсов сети Internet и электронных учебников).

8. ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ ПРОВЕДЕНИЯ ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ И ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ПО ИТОГАМ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Промежуточный контроль осуществляется в виде экзамена в последнюю неделю учебного семестра. Форма сдачи зачета – письменная, в виде ответов на вопросы и решения практических задач. После ответа – устная беседа. Необходимым условием допуска к экзамену является сдача всех видов работ.

Примерный перечень вопросов к экзамену

1. Основные принципы построения ЭВМ.
2. Функциональная и структурная организация ЭВМ.
3. Связь между функциональной и структурной организацией ЭВМ.
4. Обобщенная структура ЭВМ и пути её развития Основные технико-эксплуатационные характеристики ЭВМ.
5. Классификация ЭВМ по поколениям.
6. Классификация ЭВМ по назначению.
7. Классификация ЭВМ по функциональным возможностям и размерам.
8. Классификация ЭВМ по типам используемой архитектуры.
9. SISD-компьютеры.
10. Компьютеры с CISC архитектурой.
11. Компьютеры с RISC архитектурой.
12. Компьютеры с суперскалярной обработкой.
13. SIMD-компьютеры. Матричная архитектура.
14. Векторно-конвейерная архитектура.
15. MMX технология.
16. MISD компьютеры.
17. MIMD компьютеры.
18. Многопроцессорные вычислительные системы.
19. Многопроцессорные вычислительные системы с общей шиной.
20. Многопроцессорные вычислительные системы с многоходовыми модулями оперативной памяти.
21. Многомашинные вычислительные системы. MMP архитектура.
22. Форматы команд ЭВМ.
23. Способы адресации.
24. Классификация способов адресации по наличию адресной информации в команде.
25. Явная и неявная адресация.
26. Классификация способов адресации по кратности обращения в память.
27. Непосредственная адресация операнда.
28. Прямая адресация операндов.
29. Косвенная адресация операндов.
30. Классификация по способу формирования исполнительных адресов ячеек памяти.
31. Абсолютная и относительная адресация.
32. Стековая адресация.
33. Основные типы данных.
34. Данные со знаком.
35. Данные без знака.
36. Данные в формате с плавающей точкой.
37. Двоично-десятичные данные.
38. Данные типа строка.
39. Символьные данные.

40. Данные типа указатель.
41. Теги и дескрипторы.
42. Самоопределяемые данные.
43. Классификация процессоров.
44. Логическая структура центрального процессора (ЦП).
45. Понятие аналогового, дискретного и цифрового сигналов. Системы счисления.
46. Коды чисел. Операции в кодах.
47. Минимизация логических функций.
48. Синтез логических устройств в базисах ИЛИ–НЕ и И–НЕ.
49. Назначение, принцип работы, свойства, классификация, логические схемы, синтез мультиплексоров.
50. Назначение, принцип работы, свойства, классификация, логические схемы, синтез де-мультиплексоров
51. Назначение, принцип работы, свойства, классификация, логические схемы, синтез мультиплексорных и демультимплексорных деревьев
52. Назначение, принцип работы, свойства, классификация, логические схемы, синтез шифраторов, дешифраторов
53. Назначение, принцип работы, свойства, классификация, логические схемы, синтез сумматоров.
54. Назначение, принцип работы, свойства, классификация, логические схемы, синтез триггеров.
55. Назначение, принцип работы, свойства, классификация, логические схемы, синтез регистров.
56. Назначение, принцип работы, свойства, классификация, логические схемы, синтез счетчиков.
57. Принцип аналого-цифрового преобразования информации.
58. Схемы аналого-цифрового преобразования.
59. Схемы цифро-аналогового преобразования.
60. Структурная схема процессора.
61. Характеристики процессора.
62. Регистровые структуры центрального процессора.
63. Основные функциональные регистры.
64. Регистры процессора обработки чисел с плавающей точкой.
65. Системные регистры.
66. Регистры отладки и тестирования.
67. Назначение и Классификация центрального устройства управления (ЦУУ).
68. ЦУУ с жесткой логикой.
69. ЦУУ с микропрограммной логикой.
70. Процедура выполнения команд.
71. Арифметико-логическое устройство (АЛУ).
72. Структура и классификация АЛУ.
73. Методы повышения быстродействия АЛУ.
74. Иерархическая структура памяти.
75. Организация внутренней памяти процессора.
76. Оперативная память (ОП) и методы управления ОП.
77. Методы управления памятью без использования дискового пространства (без использования внешней памяти).
78. Распределение памяти фиксированными разделами.
79. Размещение памяти с перемещаемыми разделами.
80. Организация виртуальной памяти.
81. Страничное распределение.
82. Сегментное распределение.

83. Странично-сегментное распределение.
84. Свопинг.
85. Методы повышения пропускной способности ОП.
86. Выборка широким словом.
87. Расслоение сообщений.
88. Методы организации кэш-памяти.
89. Типовая структура кэш-памяти.
90. Способы размещения данных в кэш-памяти.
91. Прямое распределение.
92. Полностью ассоциативное распределение.
93. Частично ассоциативное распределение.
94. Распределение секторов.
95. Методы обновления строк в основной памяти.
96. Системы внешней памяти.
97. Общие принципы организации системы прерывания программ.
98. Характеристики системы прерываний.
99. Программно-управляемый приоритет прерывающих программ.
100. Организация перехода к прерывающей программе.
101. Принципы организации подсистемы ввода/вывода.
102. Каналы ввода-вывода.
103. Интерфейсы ввода-вывода.
104. Классификация интерфейсов.
105. Типы и характеристики стандартных шин.
106. Классификация периферийных устройств.
107. Видеосистема ЭВМ.
108. Мониторы.
109. Принтеры.
110. Плоттеры.
111. Сканеры.
112. Принципы построения периферийных устройств различных классов.
113. Характеристики периферийных устройств.
114. Основные тенденции развития периферийных устройств.
115. Общие положения. Классификация вычислительных систем.
116. Понятие открытой системы. Кластерные структуры.
117. Особенности архитектуры ПЭВМ. Программная модель процессора.
118. Программирование на языке ассемблера.
119. Организация памяти и способы адресации.
120. Базовая система машинных команд МП Intel.
121. Программирование ввода/вывода на физическом уровне.
122. Система прерываний.
123. Программирование в/в на физическом уровне. Пример низкоуровневого драйвера.
124. Файловая и дисковая система.
125. Понятие и основные файловые системы

9. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

а) литература

Основная литература

1. Гребенников, В. Ф. Архитектура средств вычислительной техники. Общие сведения об ЭВМ. Процессоры и устройства управления : учебное пособие / В. Ф. Гребенников,

В. А. Овчеренко. — Новосибирск : Новосибирский государственный технический университет, 2019. — 76 с. — ISBN 978-5-7782-4003-2. — Режим доступа: <https://www.iprbookshop.ru/98695.html>

2. Толстобров, А. П. Архитектура ЭВМ : учебное пособие для вузов / А. П. Толстобров. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2021. — 154 с. — (Высшее образование). — ISBN 978-5-534-12377-7. — Режим доступа: <https://urait.ru/bcode/476512>

3. Новожилов, О. П. Архитектура ЭВМ и систем в 2 ч. Часть 1 : учебное пособие для вузов / О. П. Новожилов. — Москва : Издательство Юрайт, 2021. — 276 с. — (Высшее образование). — ISBN 978-5-534-07717-9. — Режим доступа: <https://urait.ru/bcode/474545>

4. Новожилов, О. П. Архитектура ЭВМ и систем в 2 ч. Часть 2 : учебное пособие для вузов / О. П. Новожилов. — Москва : Издательство Юрайт, 2021. — 246 с. — (Высшее образование). — ISBN 978-5-534-07718-6. — Режим доступа: <https://urait.ru/bcode/474546>

Дополнительная литература

1. Сычев, А. Н. ЭВМ и периферийные устройства : учебное пособие / А. Н. Сычев. — Томск : Томский государственный университет систем управления и радиоэлектроники, 2016. — 113 с. — Режим доступа: <https://www.iprbookshop.ru/72218.html>

2. Рыбальченко, М. В. Организация ЭВМ и периферийные устройства : учебное пособие / М. В. Рыбальченко. — Ростов-на-Дону, Таганрог : Издательство Южного федерального университета, 2017. — 84 с. — ISBN 978-5-9275-2523-2. — Режим доступа: <https://www.iprbookshop.ru/87454.html>

3. Рябошапко, Б. В. Архитектура ЭВМ с элементами моделирования в LabVIEW : учебное пособие / Б. В. Рябошапко. — Ростов-на-Дону, Таганрог : Издательство Южного федерального университета, 2019. — 182 с. — ISBN 978-5-9275-2885-1. — Режим доступа: <https://www.iprbookshop.ru/87702.html>

б) программное обеспечение и Интернет-ресурсы:

№	Наименование	Описание
1	Операционная система MS Windows 7 Pro	Dream Spark Premium Electronic Software Delivery (3 years) Renewal по договору - Сублицензионный договор № Tr000074357/КНВ 17 от 01 марта 2016 года
3	Google Chrome	Бесплатное распространение по лицензии google-chromium http://code.google.com/intl/ru/chromium/terms.html На условиях https://www.google.com/chrome/browser/privacy/eula_text.html
4	LibreOffice	бесплатное распространение по лицензии GNULGPL https://ru.libreoffice.org/about-us/license/
5	7-Zip	бесплатное распространение по лицензии GNULGPL http://www.7-zip.org/license.txt
7	http://www.amursu.ru	Официальный сайт ФГОУ ВО «Амурский государственный университет»
8	http://www.iprbookshop.ru	Научно-образовательный ресурс для решения задач обучения в России и за рубежом. Уникальная платформа ЭБС IPRbooks объединяет новейшие информационные технологии и учебную лицензионную литературу.
9	http://e.lanbook.com	Электронно-библиотечная система Издательство «Лань» – тематические пакеты: математика, физика,

№	Наименование	Описание
		инженерно-технические науки. Ресурс, включающий в себя как электронные версии книг издательства «Лань» и других ведущих издательств учебной литературы, так и электронные версии периодических изданий по естественным, техническим и гуманитарным наукам.
10	ЭБС ЮРАЙТ https://urait.ru/	Фонд электронной библиотеки составляет более 4000 наименований и постоянно пополняется новинками, в большинстве своем это учебники и учебные пособия для всех уровней профессионального образования от ведущих научных школ с соблюдением требований новых ФГОСов.

в) профессиональные базы данных и информационные справочные системы:

№	Адрес	Название, краткая характеристика
1	https://scholar.google.ru/	GoogleScholar — поисковая система по полным текстам научных публикаций всех форматов и дисциплин.
2	https://elibrary.ru/	Научная электронная библиотека eLIBRARY.RU - российский информационно-аналитический портал в области науки, технологии, медицины и образования
4	http://neicon.ru	Полнотекстовый архив ведущих западных научных журналов на российской платформе Национального электронно-информационного консорциума (НЭИКОН)
5	https://uisrussia.msu.ru/	Университетская информационная система РОССИИ (УИС РОССИЯ).
6	http://www.ict.edu.ru/about	Информационно-коммуникационные технологии в образовании – федеральный образовательный портал, обеспечивающий информационную поддержку образования в области современных информационных и телекоммуникационных технологий, а также деятельности по применению ИКТ в сфере образования.
7	http://www.informika.ru	Сайт «Информика». Обеспечивает информационную поддержку всестороннего развития и продвижения новых информационных технологий в сферах образования и науки России

10. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Занятия по дисциплине проводятся в специальных помещениях, представляющих собой учебные аудитории для проведения занятий лекционного типа, занятий семинарского типа, курсового проектирования (выполнения курсовых работ), групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации, а также помещения для самостоятельной работы и помещения для хранения и профилактического обслуживания учебного оборудования. Специальные помещения укомплектованы специализированной мебелью и техническими средствами обучения, служащими для представления учебной информации большой аудитории.

Каждый обучающийся обеспечен индивидуальным неограниченным доступом к электронно-библиотечным системам и к электронной информационно-образовательной среде университета.

Помещения для самостоятельной работы обучающихся оснащены компьютерной техникой с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду организации.

Все помещения, в которых проводятся занятия, соответствуют действующим противопожарным правилам и нормам.

На занятиях применяется следующее техническое оборудование: ПЭВМ, проектор.

При изучении дисциплины студентами используются следующие информационные технологии и инновационные методы:

- электронный вариант учебно-методического комплекса;
- ресурсы электронной библиотечной системы;
- ресурсы Интернет;
- мультимедийная техника;
- студенты могут получать консультации по e-mail.